

# 宏國德霖科技大學專任教師製作教具獎助申請表

※粗線框內欄位請申請人務必填寫

申請日期：112年08月07日



申請人簽章	<u>吳明志</u> <small>《請申請人務必簽章》</small>	職稱	講師	單位	不動產經營系
申請案名稱	邏輯電路之電元件符號與邏輯箱實習電路應用		適用課程	數位系統設計	
申請類別 (請自行勾選)	<input checked="" type="checkbox"/> 1. 針對本校開設之課程製作合適之教具，確實能提高教學成效者。 <input type="checkbox"/> 2. 產學研究計畫成果衍生之教具，確實能融入課程教學者，提高教學成效者。 <input type="checkbox"/> 3. 以本校名義參加校外與教學相關之教具製作競賽，獲得名次者。				
送審資料	<b>《送審資料不全者不予獎助》</b> 1. 教具實體或軟體光碟、操作手冊 2. 教學應用說明 3. 其他教學成效佐證(如學生教材使用評估、同儕教師之評估...等) ※請一併檢附以上所列附件之電子檔光碟。				
申請案內容自述	主題內容 (詳細內容、試驗方法、理念創新、依據學理)		成果貢獻 (成果應用上之價值及具體貢獻)		
	基礎的組合邏輯到序向邏輯都是嵌入式電路的前置訓練，數位邏輯實習在進行各邏輯閘功能之確認及其應用理論測試，不同單元依各編號的邏輯閘進行其原始功能檢測，而不同的電路組合，則為完整理論的驗證，為讓學生們插接時對輸入、輸出端及正確接腳位置更能準確的插接及初步達到對儀器完整的瞭解之理念而創造出的製作方式。		以申請前一年9月1日至申請當年8月31日間之改善教學成果為限。  【競賽部分請填此欄】 <input type="checkbox"/> 第一名 <input type="checkbox"/> 第二名 <input type="checkbox"/> 第三名 <input type="checkbox"/> 佳作		
系科	業經112學年度第1學期第1次系教評會審查通過。 系主任簽章：				
院、中心	業經112學年度第1學期第3次院、中心教評會審查通過。 院長、中心主任簽章：				
教務處	業經改善教學審核小組審查結果：評定等第： <u>優等</u>  審查小組召集人簽章：			校長	
人事室	 11/28				
校教評會	業經校教評會審議，審議結果詳會議紀錄暨相關附件。				
會計室					

註：1. 請將附件欄位所列之資料檢附於9月1日前送所屬教學單位審核。  
 2. 請教師將紙本(申請表、切結書及相關附件)送所屬教學單位教評會審查，並將紙本資料掃描成電子檔一份由系上統一彙整上傳至教務處 GOOGLE 雲端。

# 宏國德霖科技大學教師申請改善教學獎助案

## 切 結 書

填表日期：中華民國 112 年 08 月 07 日

申請人姓名	吳明志	申請教師 所屬系科	不動產經營系
申請類別	製作教具		
申請案名稱	邏輯電路之電元件符號與邏輯箱實習電路應用		
<p>茲切結保證本人<u>吳明志</u>於 112 年度提出之改善教學獎助申請案相關內容，下列所述事項屬實：</p> <p>一、無侵害他人著作權、專利權及其他智慧財產權利之情事，內容中若有屬於他人所有智慧財產權部分，皆已取得權利人之授權，並且依法標示作品來源。</p> <p>二、無違反個人資料保護法相關規定，未經同意而洩漏他人個資之情事。</p> <p>三、如有發生智慧財產權或個人資料保護之糾紛、訴訟，願自負法律責任。</p> <p>此致</p> <p>教務處</p> <p>申請人簽章：  (請簽名蓋章)</p>			

註：請於申請時，一併檢附本切結書，未檢附者，不予受理。