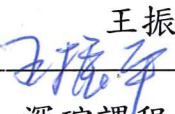


宏國德霖科技大學改進教學獎助申請表

※粗線框內欄位請申請人務必填寫

申請日期：108 年 8 月 20 日

申請類別	開設創新、創意課程，確能提升學生實務新創能力者				
申請人簽章	王振平 	職稱	助理教授	單位	資訊工程系
申請案名稱	深碗課程_數位系統設計實驗		適用課程	數位系統設計實驗	
送審資料	《送審資料不全者不予獎助》 1.創新創意課程申請計畫書(含會議紀錄) 2.創新創意課程實施成果報告(含會議紀錄)				
申請案主題內容自述 (詳細內容、試驗方法、理念創新、依據學理) 學習硬體描述語言與邏輯圖形編輯技術，提升學生數位邏輯設計的能力 以晶片參數模擬，提升學生邏輯電路設計(fine tune)的能力 以實際寫入 FPGA 晶片(含平台)，實現學生數位邏輯設計的成果					
改善教學成果 (以申請前一年9月1日至申請當年8月31日間之改善教學成果為限) 「數位系統設計實驗深碗課程」之成果展示，108年6月12日，電資館205數位系統整合專業教室學生參展作品名稱： 1.計時碼表 2.數位電子時鐘 3.算術加減器(十進制表示) 4.算術加減器(雙七段顯示器) 5.算術加減測驗器 6.投票計票數機					
系 科	業經 108 學年度第 一 學期第 2 次系教評會審查通過。 系主任簽章： 				
院、中心	業經 108 學年度第 1 學期第 3 次院、中心教評會審查通過。 院長、中心主任簽章： 				
教 務 處	業經 108 年 12 月 10 日改善教學審核小組審查結果： 總分 78 ，等第 佳作 ，建議獎助： 2300 元   審查小組召集人簽章：				校 長
人 事 室	提校教評會議審議 		會 計 室	 	
校教評會	業經 108 學年度第 1 學期第 4 次校教評會通過，獎助 2300 元				

註：1.請將附件欄位所列之資料檢附於8月31日前送所屬教學單位審核。

2.經所屬教學單位教評會審查通過後，請教師將申請表、評分表及相關附件電子檔寄至系助理電子信箱，由系上統一彙整燒錄光碟送至教務處。

編號：

(教務處填寫)

宏國學校財團法人宏國德霖科技大學獎助改善教學評分表

※粗線框內欄位請申請人務必填寫

單 位	資 訊 工 程 系	申 請 人	王 振 平
申 請 類 別	☒ 改進教學(第 4 項) ; 競賽名次： ☐ 製作教具(第 項) ; 競賽名次： ☐ 編撰教材(第 項) ; 競賽名次：		
申請獎 助名稱	深碗課程_數位系統設計實驗		
評 分 項 目	一、主題內容：包含依據學理、理念創新、試驗方法 二、成果貢獻：成果應用於教學上之價值及具體貢獻 備註：以申請前一年9月1日至申請當年8月31日間之改善教學成果為限。		
總 分	本申請案業經本校 108 年度 改進教學審查小組 <u>108</u> 年 <u>12</u> 月 <u>10</u> 日審查小組會議審查確定並評定 總分為 <u>78</u> 分，等第為 <u>佳作</u> 。 審查小組召集人簽章： <u>教務長林帥月</u>		
備 註	獎助等第分為特優、優等、良好、佳作等四級： 特優為90分以上，優等為85~89分，良好為80~84分， 佳作為75~79分，不足75分不予獎助。		

宏國德霖科技大學教師申請改善教學獎助案

切 結 書

填表日期：中華民國 108 年 8 月 20 日

申請人姓名	王振平	申請教師 所屬系科	資訊工程系
申請類別	改進教學(第 4 項)		
申請案名稱	深碗課程_數位系統設計實驗		

茲切結保證本人王振平於 108 年度提出之改善教學獎助申請案相關內容，下列所述事項屬實：

- 一、無侵害他人著作權、專利權及其他智慧財產權利之情事，內容中若有屬於他人所有智慧財產權部分，皆已取得權利人之授權，並且依法標示作品來源。
- 二、無違反個人資料保護法相關規定，未經同意而洩漏他人個資之情事。
- 三、如有發生智慧財產權或個人資料保護之糾紛、訴訟，願自負法律責任。

此致

教務處

申請人簽章：



(請簽名蓋章)

註：請於申請時，一併檢附本切結書，未檢附者，不予受理。